

AX3005 MP3/WMA 解码芯片系统



高性能 32 位 CPU

- 最高可达120MIPS的32位OpenRISC CPU
- 12KB Mask ROM 用于系统启动
- 104KB 芯片内置 SRAM 用于 MP3/WMA 解码
- 23个拥有两级可编程控制中断优先级的中断源
- 通过JTAG连接到GDB进行调试
- 内置32位时基定时器

硬件加速单元

- 5通道通用DMA控制器

内置算法单元

- 增强型ECC算法通过EMI接口连接 NAND 闪存
- 16位DSP引擎

串行接口

- 可配置波特率的全双工高速UART
- 速率可达24Mb/s的两个SPI
- 可应用于音频编码的双通道32位IIS
- 支持OTG的USB 2.0控制器,512字节FIFO
- 用于SDHC2.0规范的SD 卡接口

省电模式

- 空闲
- 停止
- 休眠

其他外设

- 53 (80管脚封装), 43(64管脚封装) 通用输入输出脚,可配置上拉电阻,驱动电流8mA
- 10位转换精度的8通道ADC
- 4个16位的拥有计时、计数、捕捉、PWM的多功能定时器
- 可用于连接FM/AM IC的内置 DTS
- 依靠内置RC振荡器的看门狗
- 外接4-20MHz 频率范围的晶振
- 1.6MHz 内嵌 RC 振荡器
- 32.768KHz 实时振荡器
- 最高可产生200MHz的锁相环(PLL)
- 上电复位电路
- 低电压检测电路
- 3.3V到1.8V电压整流器
- 双通道18位拥有D级AMP的DAC
- 允许外部中断唤醒处于省电模式的芯片

调试及发展

- 兼容GCC工具集
- 兼容IEEE 1149.1 JTAG协议和GDB调试器进行在线调试

封装

- 64管脚 LQFP
- 80管脚 LQFP



AppoTech Limited

Address :Unit 110-111, 1/F, IC Development Centre,
No.6, Science Park West Ave.,
Hong Kong Science Park,
Shatin, N.T., Hong Kong

Telephone : (852) 2607 4090

Fax : (852) 2607 4096

www.appotech.com